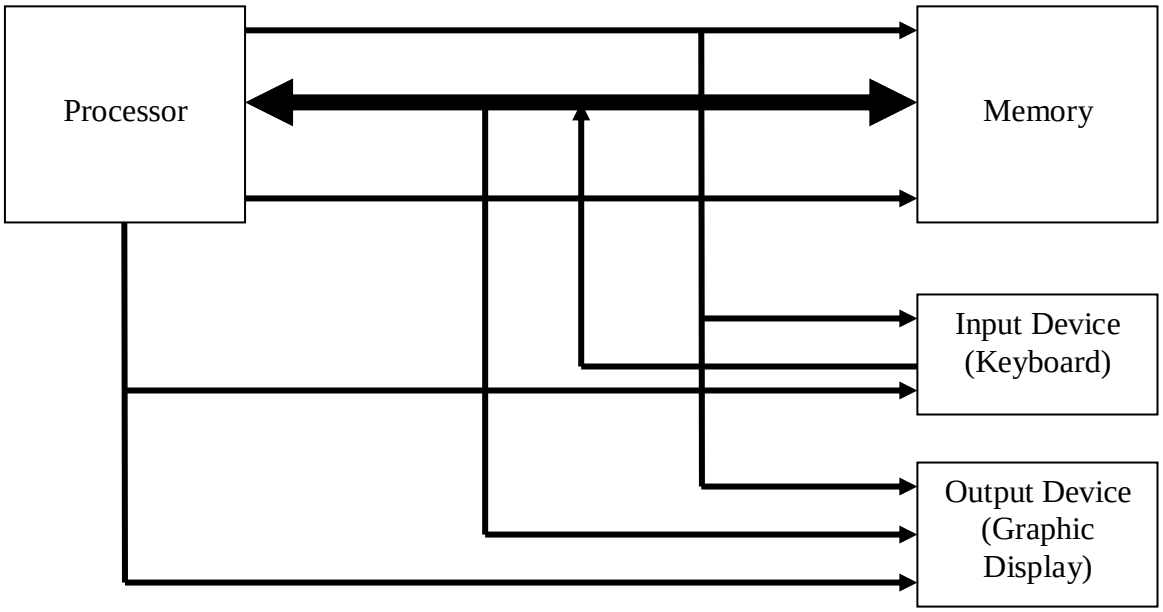

من المخطط اعلاه يقوم المعالج بربط الاجزاء المادية للحاسبة مع اجهزة الادخال والاخراج للحاسبة ، حيث يقوم بارسال اشارة اولا تخص تحديد العنوان المطلوب من خلال (Address Bus) حيث من خلال العنونة يتم اجراء العمليات بتسلسلها المطلوب من قبل المستخدم ، كما ان المعالج يرسل اشارة الى الذاكرة عن طريق (control Bus) يحدد فيها شكل العملية ويحدد بالوقت نفسة الخواص من تعاريف وربط برمجي بين اجهزة الادخال والاخراج والاجزاء المادية للحاسبة ليتم بالتالي التعرف على كل عملية تجري مع اجهزة الادخال والاخراج ، كذلك يقوم (Data Bus) على ارسال واستلام البيانات بين المعالج والذاكرة من جهة وبين المعالج واجهزة الادخال والاخراج من جهة اخرى ضمن عملية بأتجاهين تقوم على نقل البيانات ، حيث وعند ربط اجهزة ادخال فقط مثل السكنر سوف يقوم (Data Bus) بفتح اتجاه واحد لادخال البيانات فقط ، بينما عند اخراج البيانات فقط مثل الطابعة سوف يقوم على بارسال البينات فقط لاجهزة الاخراج فقط ، ولكن في واقع الامر ان (Data Bus) مفتوح وبالاتجاهين في جميع المواقع وذلك لطبيعة عملة بنقل البيانات من والى المعالج .

كما يبين المخطط كذلك ان المعالج على اتصال سيطرة مستمرة مع كل جهاز ادخال واخراج وبشكل مستمر للتعرف على كل جهاز يتم ايصاله بالحاسبة ليتم ربطه بتعريف الجهاز المربوط حديثا وربطه بتعريفه المحفوظ في الذاكرة ومن بعدة يكون جاهز للقيام بأي عملية مطلوبة .